Ejercicios

CHRISTIAN ARMANDO BUELE PLASENCIA

jonnathan.valdez

magalimejiap

Abstract content goes her

1. **Ejercicio 1.1**

Encuentre la palabra o frase de la lista a continuación que mejor coincida con la descripción en las siguientes preguntas. Use los números a la izquierda de las palabras en la respuesta. Cada respuesta debe ser usada solo una vez.

|  |  |  |  |
| --- | --- | --- | --- |
| 1 | Mundos Virtuales | 14 | Sistema Operativo |
| 2 | Computadores Personales | 15 | Compilador |
| 3 | Servidores | 16 | Bit |
| 4 | Servidores de baja gama | 17 | Instrucciones |
| 5 | Supercomputadores | 18 | Lenguaje Ensamblador |
| 6 | Terabyte | 19 | Lenguaje Maquina |
| 7 | Petabyte | 20 | C |
| 8 | Centro de datos | 21 | Ensamblador |
| 9 | Computadores Empotrados | 22 | Lenguaje de alto nivel |
| 10 | Procesadores multinúcleo | 23 | Software del Sistema |
| 11. | VHDL | 24 | Software de aplicacion |
| 12 | RAM | 25 | Cobol |
| 13 | CPU | 26 | Fortran |

* Computadora utilizada para correr programas complejos y usualmente accedido por internet. (3)
* 1015 o 250 bytes.   (7)
* Computador formado por cientos o miles de procesadores con terabytes de memoria, teniendo un alto rendimiento y costo. (5)
* Las aplicaciones de ciencia ficción de hoy, estarán disponibles en un futuro cercano (1)
* Un tipo de memoria llamado random access memory (12)
* Parte de una computadora llamada central processor unit. (13)
* Miles de procesadores forman un gran cluster (8)
* Un microprocesador compuesto de varios procesadores en el mismo chip. (10)
* Computador personal sin pantalla o teclado, usualmente accedidos por red (4)
* Sistema diseñado para ejecutar una aplicación concreta o un conjunto de aplicaciones software.  (9)
* Un lenguaje especial usado para describir los componentes de hardware. (11)
* Computadora personal entregando un buen rendimiento a únicos usuarios a bajo costo (2)
* Programa que traduce sentencias de alto nivel a un lenguaje de ensamblador (15)
* Programa que traduce instrucciones simbolicas a instrucciones binarias. (21)
* Lenguaje de alto nivel para aplicaciones del ambito de los negocios y economia.(25)
* Lenguaje binario que el procesador puede entender (19)
* Comandos que el procesador entiende (17)
* Lenguaje de alto nivel para computación científica (26)
* Representación simbólica de instrucciones de maquina(18)
* Interfaz entre el usuario de programa y el hardware, proporcionando una variedad de servicios y supervisión de funciones. (14)
* Software/Programas desarrollados por usuarios (24)
* Digito binario (16)
* Capa de software entre la aplicación de software y el hardware que incluye el sistema operativo y los compiladores (23)
* Lenguaje de alto nivel usado  para escribir aplicaciones de software y sistema de software (22)
* Lenguaje portable compuesto de palabras y expresiones algebraicas que deben ser traducidas a lenguaje ensamblador despues de ejecutarse en un computador. (20)
* 1012 o 240 bytes  (6)

**2. Ejercicio 1.3**

Suponga que se dispone de tres procesadores diferentes, P1, P2 y P3, con las frecuencias de reloj y CPI mostrados en la tabla y que ejecutan el mismo conjunto de instrucciones.

|  |  |  |  |
| --- | --- | --- | --- |
|  | Processor | Clock Rate | CPI |
|  | P1 | 3.0 GHz | 1.5 |
|  | P2 | 2.5 GHz | 1.0 |
|  | P3 | 4.0 GHz | 2.2 |
|  | P1 | 2.0 GHz | 1.2 |
|  | P2 | 3.0 GHz | 0.8 |
|  | P3 | 4.0 GHz | 2.0 |

**1.3.1** **¿Qué procesador tiene el más alto rendimiento expresado en instrucciones por segundo?**

Para realizar el siguiente ejercicio vamos a utilizar las siguientes formulas

**a)** A continuación vamos a proceder con el primer procesador

Realizamos el mismo procedimiento para los otros procesadores.

Por los resultados antes encontrados podemos decir que el procesador P2 es el que da mas rendimiento ya que realiza más instrucciones que los otros.

**b)**Vamos a realizar el mismo procedimiento pero con el literal b de la tabla

Podemos decir que P2 es que tiene mejor rendimiento ya que realiza mas instrucciones por segundo que el resto de procesadores.

**1.3.2.** **Si cada procesador ejecuta un programa en 10s, encuentre el número de ciclos y el número de instrucciones.**

La formula que vamos a utilizar es la siguiente:

               Node ciclos del programa = Frecuencia de reloj \* Tode CPU

Despejamos el Node instrucciones quedando el siguiente resultado:

Primero procederemos a calcular el numero de instrucciones

**a)**

Instrucciones:

                                 Node instruccionesP1= 2x1010instrucciones

                               Node instruccionesP2= 2.5x1010instrucciones

                               Node instruccionesP3= 1.81x1010instrucciones

Ciclos:

                               Node ciclos de programa P1 = (3x109 c/s)x(10s) = 3x1010 ciclos.

                               Node ciclos de programa P2 = (2.5x109 c/s)x(10s) = 2.5x1010 ciclos.

                               Node ciclos de programa P1 = (4x109 c/s)x(10s) = 4x1010 ciclos.

**b)**

Instrucciones:

                                  Node instruccionesP1= 1.67x1010instrucciones

                                 Node instruccionesP2= 3.75x1010instrucciones

                                 Node instruccionesP3= 2x1010instrucciones

Ciclos:

                  Node ciclos de programa P1 = (2x109 c/s)x(10s) = 2x1010 ciclos.

                  Node ciclos de programa P2 = (3x109 c/s)x(10s) = 3x1010 ciclos.

                  Node ciclos de programa P1 = (4x109 c/s)x(10s) = 4x1010 ciclos.

**1.3.3. Estamos tratando de reducir el tiempo en un 30%, pero esto lleva a un aumento de 20% de CPI. ¿Qué frecuencia deberíamos tener para obtener esta remisión de tiempo?**

**a)**

**b)**

Para el siguiente problema use la información de la siguiente tabla:

|  |  |  |  |  |
| --- | --- | --- | --- | --- |
|  | Processor | Clock Rate | No. Instructions | Time |
|  | P1 | 3.0 GHz | 20.00E+09 | 7 s |
|  | P2 | 2.5 GHz | 20.00E+09 | 10 s |
|  | P3 | 4.0 GHz | 90.00E+09 | 9 s |
|  | P1 | 2.0 GHz | 20.00E+09 | 5 s |
|  | P2 | 3.0 GHz | 30.00E+09 | 8 s |
|  | P3 | 4.0 GHz | 25.00E+09 | 7 s |

**1.3.4. Encuentra los CPI para cada procesador.**

**a)**

ICP P1= 0.95

ICP P2= 1.20

ICP P3= 2.5

**b)**

                      ICP P1= 2 

                      ICP P2= 1.25

                    ICP P3= 0.89

**1.3.5. Encuentra la frecuencia de reloj para P2 que reduce su tiempo de ejecución al de P1.**

**a)**

**b)**

**1.3.6. Encuentra el número de instrucciones para P2 que reduce su tiempo de ejecución al de P3.**

**a)**

**b)**

**3. Ejercicio 1.4**

Considera dos diferentes implementaciones de la misma arquitectura de una misma instruccion. Hay 4 clases de instrucciones, A,B,C y D. El velocidad de reloj y CPI de cada implementacion son dadas por la siguiente tabla.

|  |  |  |  |  |  |  |
| --- | --- | --- | --- | --- | --- | --- |
|  |  | Clock Rate | CPI CLASS A | CPI CLASS B | CPI CLASS C | CPI CLASS D |
|  | P1 | 2.5 GHz | 1 | 2 | 3 | 3 |
|  | P2 | 3 GHz | 2 | 2 | 2 | 2 |
|  | P1 | 2.5 GHz | 2 | 1.5 | 2 | 1 |
|  | P2 | 3 GHz | 1 | 2 | 1 | 1 |

1.4.1) Un programa con 106 intrucciones divididas en las siguientes clases: 10% class A, 20% class B, 50% class C, y 20% class D, ¿Qué implementacion es rapida?

Reemplazando las dos ecuaciones se obtiene

Con la ecuacion lista, se procede a reemplazar los datos y obtener los valores

* a P1
* a P2
* b P1

* b P2

1.4.2) ¿Cual es la CPI global para cada implementación?

* a P1
* a P2

* b P1

* b P2

1.4.3) Encuentra el ciclo de reloj requeridos en ambos casos

|  |  |  |  |  |  |  |
| --- | --- | --- | --- | --- | --- | --- |
|  | Arith | Store | Load | Branch | Total |  |
| a. | 650 | 100 | 600 | 50 | 1400 |  |
| b. | 750 | 250 | 500 | 500 | 2000 |  |

* a P1

* a P2

* b P1

* b P2

1.4.4) Asumientdo que las intrucciones aritmeticas que toma un ciclo, cargar y almacenar 5 ciclos,  y ramas 2 ciclos, cual es el tiempo de ejecucion de un programa en un procesador de 2 GHz.

* a.

* b.

1.4.5) Encuentra el CPI para el programa

1.4.6) Si el numero de instrucciones cargadas pueden ser reducidas por la mitad, ¿Cuál es la velocidad y el CPI?

a.

b.

**4. Ejercicio 1.5**

Considere dos diferentes implementaciones P1 y P2, del mismo conjunto de instrucciones. Hay cinco clases de instrucciones (A, B, C, D y E) en este conjunto. La frecuencia y CPI de cada clase se da a continuación.

|  |  |  |  |  |  |  |  |
| --- | --- | --- | --- | --- | --- | --- | --- |
|  |  | Clock Rate | CPI Class A | CPI Class B | CPI Class C | CPI Class D | CPI Class E |
|  | P1 | 2.0 GHz | 1 | 2 | 3 | 4 | 3 |
|  | P2 | 4.0 GHz | 2 | 2 | 2 | 4 | 4 |
|  | P1 | 2.0 GHz | 1 | 1 | 2 | 3 | 2 |
|  | P2 | 3.0 GHz | 1 | 2 | 3 | 4 | 3 |

**1.5.1** Supongamos que el rendimiento máximo se define como la velocidad más rápida con la que una computadora puede ejecutar cualquier secuencia de instrucción. ¿Cuáles son los rendimientos máximos de P1 y P2 expresados en instrucciones por segundo?

Formula a utilizar

I= numero de instrucciones

**a)**

**b)**

**1.5.2** Si el número de instrucciones ejecutadas en un determinado programa se divide por partes iguales entre las clases de instrucciones, excepto para la clase A, que ocurre dos veces más que cada una de las otras, ¿qué computadora es más rápida? ¿cuánto más rápido es?

Formula a utilizar

I= numero de instrucciones

**a)**

P2 es 0,50 veces más rápido que P1

**b)**

Ambos tienen el mismo resultado por lo que se puede concluir que ambos son igual de rápidos.

**1.5.3** Si el número de instrucciones ejecutadas en un determinado programa se divide en partes iguales entre las clases de instrucciones, excepto para la clase E, que ocurre dos veces más que cada una de las otras, ¿qué computadora es más rápida? ¿cuánto más rápido es?

**a)**

P2 es 1,81 veces más rápido que P1.

**b)**

P2 es 1,05 veces más rápido que P1.

La tabla a continuación muestra el desglose del tipo de instrucción para diferentes programas. Usando esta tabla, explorará las compensaciones de rendimiento para los diferentes cambios realizados en un procesador MIPS.

llllll  
& Compute & Load & Store & Branch &total  
Program1 & 600 & 600 & 200 & 50 &1450  
Program2 & 900 & 500 & 100 & 200 & 1700

**1.5.4** Suponiendo que los cálculos toman 1 ciclo, las instrucciones de carga e información toman 10 ciclos, y las ramas toman 3 ciclos, encuentre el tiempo de ejecución en un procesador MIPS de 3 GHz

P1

P2

**1.5.5** Suponiendo que los cálculos toman 1 ciclo, las instrucciones de cargar e almacenar toman 2 ciclos, y las ramas toman 3 ciclos, encuentre el tiempo de ejecución en un procesador MIPS de 3 GHz.

P1

P2

**1.5.6** Asumiendo que computa tomar 1 ciclo, las instrucciones de cargar e almacenar toman 2 ciclos, y las ramas toman 3 ciclos, ¿cuál es la aceleración si el número de instrucción de cómputo se puede reducir a la mitad?

P1

P2

**5. Ejericicio 1.6**

Los compiladores pueden tener un gran impacto en el rendimiento de una aplicación en un procesador dado. Este problema será explora el impacto que los compiladores tienen en tiempo de ejecución.

|  |  |  |  |  |
| --- | --- | --- | --- | --- |
|  |  |  |  |  |
|  | No. Instructions | Execute Time | No. Instructions | Execute Time |
| a. | 1.00E+09 | 1.8 s | 1.20E+09 | 1.8 s |
| b. | 1.00E+09 | 1.1 s | 1.20 E+09 | 1.5 s |

1.6.1) Para el mismo programa, dos diferentes compiladores son usados. La tabla de encima muestra el tiempo de ejecución de dos diferentes programas compilados. Encuentra el promedio CPI para cada programa dado que el procesador tiene un ciclo de reloj de 1ns

* Compilador A

2.

* Compilador B

1.

2.

1.6.2) Asumiendo el CPI promedio encontrado en 1.6.1, pero que el programa compilado corre en dos diferentes procesadores. Si el tiempo de ejecución en los dos procesadores es el mismo. cuan rapido es el reloj del procesador corriendo el codigo del compilador A versus el reloj de el procesador corriendo el codigo del compitado B?

* Compilador A

* Compilador B

1.6.3) Se desarrolla un nuevo compilador que solo usa 600 millones de instrucciones y tiene un CPI promedio de 1.1 . Cual es la velocidad de usar este nuevo compilador versus el compilador A o B en el procesador original de 1.6.1?

Considere 2 diferentes implementaciones para el mismo set de instrucciones. Hay 5 clases de instrucciones en el set de instrucciones. P1 tiente frecuencia reloj de 4GHz y P2 de 6GHz el número de CPIs está dado por:

|  |  |  |  |  |  |
| --- | --- | --- | --- | --- | --- |
|  | CPI A | CPI B | CPI C | CPI D | CPI E |
| P1 | 1 | 2 | 3 | 4 | 5 |
| P2 | 3 | 3 | 3 | 5 | 5 |
| P1 | 1 | 2 | 3 | 4 | 5 |
| P2 | 2 | 2 | 2 | 2 | 6 |

En base a este resultado se puede el compilador A es 2.72 veces mas rapido que el A

1.6.4) Asuma que el rendimento máximo está definido como la tasa más rápida que una computadora ejecuta cualquier secuencia de instrucciones. Cuales son los rendimientos máximos de P1 y P2 expresados en instrucciones por segundo.

A

B

1.6.5) Si el número de instrucciones ejecutadas en cierto programa es dividido entre las clases de instrucciones excepto por la clase A, que tan más rápido es P2 que P1.

A

P1

P2

B

P1

P2

Entonces se puede concluir que p2 es 1.8 mas rapido que p1

1.6.6) A qué frecuencia P1 tiene el mismo rendimiento que P2.